PATENT ABSTRACTS OF JAPAN

(11) Publication number: 61099487 A

(43) Date of publication of application: 17.05.86

(51) Int. CI H04N 9/28 (21) Application number: 59219951 (71) Applicant: SONY CORP (22) Date of filing: 19.10.84 (72) Inventor: **IIDA MIKIO**

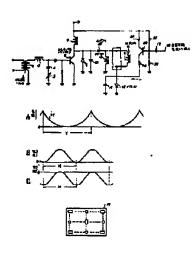
(54) CONVERGENCE OR BEAM SPOT CORRECTING CIRCUIT

(57) Abstract:

PURPOSE: To form a beam spot to an approximately COPYRIGHT: (C)1986, JPO&Japio perfect circle throughout a screen by flowing an approximately sine wave current of a horizontal period subjected to current clamping to a correcting coil and flowing a prescribed current of a vertical period to the connection point from the external to control the quantity of current clamping and correcting the beam spot.

CONSTITUTION: When the current supplied to a vertical period current input terminal 18 is zero, an approximately sine wave correcting current of a horizontal period H which is maximum of positive side nearly at center of the horizontal scanning period and is zero on both sides is flowed to a correcting coil 11. Consequently, the quantity of current clamping of the approximately sine wave correcting current of the horizontal period which is flowed to the correcting coil 11 can be controlled by a correcting current of a vertical period V supplied to the vertical period current input terminal 18, and the beam spot is corrected throughout a screen 17. For example, when the beam spot on the screen distorted vertically long in the upper part, the lower part, and the center of a screen 17 of a color picture receiver is corrected, a parabolic

current (i) of the vertical period V having the characteristic opposite to that of the current shown in a figure A is supplied to the vertical period current input terminal 18.



⑲ 日本 国特許庁(JP)

⑪特許出願公開

⑫ 公 開 特 許 公 報 (A) 昭61 - 99487

@Int Cl.4

識別記号

庁内整理番号

匈公開 昭和61年(1986)5月17日

H 04 N 9/28

A-8420-5C

審査請求 未請求 発明の数 1 (全6頁)

43発明の名称

コンバーゼンス又はビームスポット補正回路

②特 願 昭59-219951

貞

願 昭59(1984)10月19日 突出

⑫発 明 者 飯 田

幹夫

東京都品川区北品川6丁目7番35号 ソニー株式会社内

①出 願 人 ソニー株式会社 東京都品川区北品川6丁目7番35号

砂代 理 人 弁理士 伊藤 外1名

発明の名称

コンパーセンス又はピームスポッ

卜補正回路

特許請求の範囲

水平周期で断続するスイッチング用のトランジ スタの出力端と直流電源の一端との間にコンデン サ、コンパーセンス又はピームスポット補正コイ ル及びメイオードの直列回路を接続すると共に数 補正コイル及びダイオードの直列回路に並列に上 記補正コイルと等しいインダクタンス値のダミー コイルを並列に接続し、上記コンデンサと上記補 正コイルとを水平周期で直列共振する様にして上 記補正コイルに電流クランプした水平周期の略正 弦波電流を流すと共に上記補正コイルと上記ダイ オードとの接続点に外部より垂直周期の所定の電 流を流し込んで上記電流クランプの量を制御し、 画面全面に亘りピームスポットの補正を行なり様 にしたことを特徴とするコンペーセンス又はピー ムスポット補正回路。

発明の詳細な説明

〔産菜上の利用分野〕

本発明はカラー受像質の画面のピームスポット の補正を行なり様にしたコンパーセンス又はヒー ムスポット補正回路に関する。

〔従来の技術〕

カラー受像管例えば1銃1電子レンズ3ピーム 形のカラー受像管では静電偏向板により水平静コ ンペーゼンスを調整すると共に、静電偏向板の部 分のネック外側に第4図に示す如くコ字形のコン ペーセンスヨークを対象に2組配し、このヨーク に巻回された補正コイル(II)に水平周期のパラポラ 電流(或いは正弦波電流)を供給することにより 動コンパーセンス補正を調整するようにしている。 また、インライン形のカラー受像管では、垂直た る形、水平糸巻き形の偏向磁界を用いるためにピ ームスポットの形状がひずみ、これにより解像度 が低下するので、これを補正する補正ヨークが弟 4 図と同様にネック部外側に設けられ、これに巻 回された補正コイル如に水平ペラポラ電流(或い は正弦波塩硫)が供給される。これらの補正コイ

ルUIにかかる水平周期の補正電流を供給すること は、両面の中心部の補正量を零とし、その周辺部 になるほど補正量を多くしていることに他ならな い。ところで、水平周期の補正電流は水平出力ト ランスを介して取り出される水平パルス電圧に基 いて形成されるために、一般に直流成分を含まな いものである。従つて画面中央部では本来必要で ない周辺部に対するものと逆の補正がなされてし まり。従来の例えば上述のように静電偏向板によ り水平静コンパーセンスを行なりカラー受像管で は、この不必要な補正を水平静コンペーセンス補 正で打ち消すよりにしていた。また、静電偏向板 により水平静コンペーセンスを調整しないカラー 受像管では、補正用の水平周期の電流に対して外 部直流電源から可変直流電流を重量することによ り上述の中心部で生じる不必要な補正を打ち消す ようにしていた。

1 4 1

かかる従来の構成によると、 画面周辺部の動コンパーセンス又はピームスポット補正の補正量を 調整すると、 そのつど、 画面中心部で補正量が零

レクタがチョークコイル(7)及び可変抵抗器(8)を介コークコイル(7)及び可変抵抗器(8)を介コレクタ及び接地間にダンパーダイオード(9)及び抗器(8)にダンカード(9)及び抗器(8)にダンカーが接続とされる。可変抵抗器(8)により回路に対象とされ、その間に対したが開放とされる。での間により回路にはからのでは、カランシスタ(6)のよされる。では、チョークロンシスタ(6)のは、チョークロンシスタ(6)のは、チョークロンシスタ(6)のオールのは、チョークロンシスタ(6)のオールのは、チョークロンシスタ(6)のオールのは、チョークロンシスタ(6)のオールのは、チョークロンシスタ(6)のオールのは、チョーのカールので、チョーのカールのは、カーのカーのカールの共振の場点(30με 程度のパルス幅)のパルスによりの地上である。

また、似は例えばコンパーゼンス補正用のヨークに巻回された補正コイルを示す。補正用ヨークは第4図に示す如くコ字状で対象に2個設けられ、 夫々に補正コイルが巻回されるが、補正コイル(1) は各ヨークの補正コイルを合成したものを示す。 となるように水平都コンペーセンスなどを調整し 直寸必要があり、調整操作が複雑であつた。

そこで画面周辺部の補正量を変化させたときで も、画面中心部の補正量は不変として、上記の欠 点を一掃することができるものとして第 5 図に示 す如きものが提案されている(特公昭 59-7270 号 公報)。

即ち第5図において、(1)は例えば水平偏向回路に設けられた水平出力トランスであり、その2次巻線(2)の高電位側(A点)には、第6図Aに示すよりな水平周期の負極性のパルス電圧が発生する。2次巻線(2)の高電位側はコイル(3)とコンデンサ(4)及び可変抵抗器(5)の直列回路とが並列接続された税分回路に接続され、この積分回路の出力(B点)には第6図Bに示すのこぎり波電圧が発生する。こののこぎり波電圧がコンデンサ及び抵抗器の並列回路を介して npn 形トランジスタ(6)のペースに供給され、のこぎり波電圧によつてトランジスタ(6)がスイッチングされる。

トランジスタ(6)のエミッタは接地され、そのコ

この補正コイル(1)及び第1のダイオード似により 第1の直列回路が構成され、補正コイル(11)と略々 等しいインダクタンス値のダミーコイル(J)と第1 のダイオード(な)に対して逆極性の第2のダイオー ドOAにより第2の直列回路が構成され、これら第 1及び第2の直列回路が並列接続され、この並列 回路の一端が直流低源の一端と接続されている大 地に接続され、その他端がコンテンサ好を介して トランジスタ(6)のコレクタに接続される。また、 袖正コイル(4)又はダミーコイル(3)のインダクタン ス値はチョークコイル(7)のそれに比して充分小と されており、この補正コイル41又はダミーコイル 似とコンテンサ的で定まる直列共振周波数が略々 水平周波数と等しくなるように選定される。更に、 補正コイル切とダイオード四の接続点及びダミー コイル付とダイオード似の扱続点との間に、これ らダイオードがカットオフしたときに、補正コイ ル切又はメミーコイル切に発生する逆起電力に対 して、これらダイオードを保護するためのコンデ ンサ(19が挿入される。この場合、ダイオード02及

びいのアノード・カソード間に失々並列にコンテンサを接続しても良いが、一方のダイオードは必らずオンしているので、ひとつのコンテンサ頃を接続するだけでダイオードの保護をなしうる。また、このコンテンサ頃の容量値はコンテンサ頃のそれに比して充分小さいので、袖正コイル似又はダミーコイル似とコンテンサ頃による共振動作に対しては殆ど影響しない。

上述の従来例の存成において、C点に第6図Cに示す水平周期のパルス電圧が供給されるなから、共振周波数が略々水平周波数で確立するかが、オーコイル的を流れようとする。従り、イマリンとではなって、全体としては水コーンに対を流れるも、一方向を正対では第5図においてDで、水平走査期間の路に、第6図Dに示すように、水平走査期の路に、第6図Dに示すように、水平走査期の路にないて正の歳大となり、その略へ中心で発となり、その略へ中ででで、水平周期の電流が流れる。他方の格正コイル(1)には、第5図において正で示す方向を正

る。このことは、個向磁界によりピームスポット の形状がひずむのを補正する場合についても同様 である。また、外部直流電源により可変直流電流 を補正電流に重量する場合では、重量にとつて必 要な水平周期の補正電流阻止用のコイルにないて 損失が発生し、また可変直流電流による補正機が 大きな場合には、外部直流電源の電圧若しくは電 流が大きくなり非常に能率が低かつた。しかし、 この従来例に依れば補正電流に何等直流電流を重 畳する必要がないので、能率を上げることができ る。なお、上述従来例のように、トランジスタ(6) **尊からなるスイツチング回路で水平周期の1mの上に近** いようなペルス幅の広いパルス電圧を用いれば、 ペルス偏の狭い水平偏向回路のフライベックペル スを直接用いるときに比して、水平周波数の正弦 波の基本波成分が多く含まれているので能率が良 い。更に、補正可流を形成してから、その画面両 伽部の値が客となるようにクランプすることが考 えられるが、この場合、補正コイルが負荷である ため、かかるクランプ国路の構成が非常に複雑と

としたときに、第6図をに示すように水平走査期間の略々中心で正の最大となり、その両側で名となり、その両側になないである。ないではないのかではないのかではないであり、メンパータイオード(9)によるのとないではないではないではないではないではないではないがでいないがでいる。ではないであるとものにとり任意に取り得るもので、従い可能である。

上述せる所から明かなように、この従来例に依れば、可変抵抗器(5)によるチルト (TILT) 調整及び可変抵抗器(8)によるアンプ (AMP) 調整による動コンパーゼンス補正の調整を行なつても、第6 図 Eに示す補正電流が画面両側部では常に零となるので、動コンパーゼンス補正等を調整し直す必要がなくなり、調整作業がきわめて簡略化される利益があ

なる不都合が生じてしまうがこの第 5 図例では調 正電流の形成時に、同時にクランプを行なつてい るので、かかる不都合が生じない。

[発明が解決しようとする問題点]

然しながら斯る第 5 凶に示す如きコンパーセン ス又はピームスポット補正回路に於いてはカラー 受像管の画面の上部から下部に亘り一様な補正を 行なつている為例えばこの画面の上部及び下部と 中央部とのピームスポットの補正において、収適 な補正を行なおりとした場合に不都合を生じる。 即ちカラー受像管の画面切に於いてはこのピーム スポットは一般には第7図に示す如く上部及び下 部の左右、コーナ部が特長に歪み、中央部の中央 に於いて砭艮に歪んでいる。とのときはヒームス ポットが真円の場合に比しピームレスポンスが低 下し、解像度が劣化する。この場合を第 5 図補正 回路で補正したときは画面上部及び下部と、中央 邵電流のクランプ位置を変える必要があるが、こ の従来の補正回路は画面切の上部から下部に亘り 一切な補正を行なり為中央部が破適に補正された

ときは上部及び下部のピームスポットは全く改培 されないかもしくはかえつて悪化する不都合があ つた。

本発明は斯る点に鑑み面面全面に亘つてピームスポットを略真円にすることができるコンパーゼンス又はピームスポット補正回路を提供することを目的とする。

[問題点を解決するための手段]

定電圧が供給される電源端子+B に接続し、このトランスタ(6)のコレクタをコンデンサ(6)、コンパーセンスタ(6)のコレクタをコンデンサ(6)、コンパーセンス取りによる人の直列の直外には、カートのが大力を投続しいったが、カートのでは、カートのより、カートのは、カートのより、カートのは、カートのは、カートのは、カートのは、カートのよりには、カートのは、カートのは、カートのは、カートのは、カートのは、カートのは、カートのは、カートのは、カートのよりには、カートのは、カー

また (4) は外部よりの垂直周期 V の所定 低流例 名は 2 図 A に示す如き垂直周期 V のパラポラ低流とは 極性が 逆の電流が供給 される 垂直 周期 電流 入力端子を示し、 この垂直周期 電流入力端子を介して pnp 形トランシスタ 20 のペースを ボンデンサ (4) を介して 電源 端子 + B に接続する

部より垂直周期の所定の低流を流し込んで、この 電流クランプの量を制御し、画面全面に亘りビー ムスポットの補正を行なり様にしたものである。 「作用〕

斯る本発明に依れば補正コイルのに電流クランプした水平周期の略正弦波電流を流すと共にこの補正コイルのとダイオードのとの接続点に外部より垂直周期の所定の電流に込んでいるので、この外部よりの垂直周期の所定の電流により画面全面に亘りピームスポットの補正を行うことができる。

〔 與 施 例 〕

以下第1 図、第2 図及び第3 図を参照しながら本発明コンパーセンス又はピームスポット補正回路の一実施例につき説明しよう。この第1 図に於いて第5 図に対応する部分には同一符号を付し、その詳細説明は省略する。

本例に於いてはスイッチング用のトランジスタ (6)のコレクタをチョークコイル(7)を介して正の所

と共にこのペースを抵抗器のを介して接地し、このトランジスタののエミッタを抵抗器のを介して電源端子+Bに接続し、このトランジスタののコレクタを抵抗器のを介して補正コイルの及びダイオードの 扱続点に接続する。その他は第5回と同様に構成する。

例えば第7図に示す如くこのカラー受像管の画面(がに於いて上部及び下部の左右コーナ部が横長

に歪み、中央部の中央に於いて縦長に歪んでいる 面面のピームスポットを補正するときはこの垂直 周期電流入力端子的に第2図Aに示す如き電流と は逆極性の垂直周期Vのペラポラ電流を供給して、 この補正コイル(1)及びダイオード(2)の接続点に第 2 図 A に示す如く垂直周期 V の中央部で等であり、 その両側で最大となる即ち画面切の中央部で零で あり、その上及び下端が最大となるパラポラ電流 i1を流し込む如くする。この場合補正コイル(1)に 流れる略正弦波状の水平周期日の補正電流は画面 切の中央部に於いてはこの補正コイル(I)及びダイ オード口の接続点に供給される垂直周期Vの補正 電流 i1は零なので第2図Bに示す如く第6図Eと 同様に水平周期の補正電流の水平走査期間の中心 で正の最大であり、この中心部のピームスポット が補正されて真円となると共にこの水平走査期間 の両側でこの補正電流は零であり、ピームスポッ トは補正されず其円を保持する。また画面切の上 及び下端部に於いてはこの補正コイルの及びタイ オードCDの接続点に供給される垂直周期Vの補正

本発明に依れば補正コイル切に電流クランプーになれば補正コイル切に電流クランプ補正な流を流がすと共にこの補正な波を流がする。との外部よりの垂直周期の任意の補正電流の電流のの外部よりの垂直周期の任意の補正でである。

図面の簡単な説明

第1図は本発明コンパーセンス又はピームスポット補正回路の一実施例を示す接続図、第2図、第3図、第6図及び第7図は夫々本発明の説明に供する線図、第4図はコンパーセンスヨーク又はピームスポット補正回路の例を示す接続図である。

(1) は水平出力トランス、(6) はスイッチング用のトランジスタ、(1) は補正コイル、(2) はダイオード、(3) はダミーコイル、(5) はコンデンサ、(8) は垂直周

電流 i1 は最大となり、この補正電流 i1 により電 流クランプの量が失まり、この補正コイルQVを流 れる水平周期の補正電流は第2図Cに示す如く、 その水平走査期間の中心で答で、その両側で負の 最大となる水平周期の略正弦波状となり上及び下 端コーナ部のピームスポットが夫々補正されて真 円となり、上下端の中心のピームスポットは補正 されず其円を保持する。画面切のその他の点のピ ームスポットも同様にして補正され昇3図に示す 如く画面全面に亘つてピームスポットを補正して 其円とし、解像度等を改磐することができる。面 面切のピームスポットが第7図に示す如きでない 場合でも垂直周期電流入力端子のに供給する垂直 周期Vの電流を選定することにより同様にして画 面全面に亘つてピームスポットを補正することが てきる。

尚本発明は上述実施例に限らず本発明の要旨を 逸脱することなくその他種々の構成が取り得るこ とは勿論である。

[発明の効果]

期電流入力端子、如はトランジスタである。

代理人 伊藤 貞 同 松 展 秀 盛

